

SSD1306

Student Group

First Name	Surname	Matrikel Nr.

Table of Contents

SSD1306 2

SSD1306

Im ZIP befindet sich eine Simulide-Datei, an der erkennbar ist wie das SSD1306 angeschlossen wird. Als Prozessor wurde der ATmega328 mit einer Quarzfrequenz von 8MHz gewählt.

[ssd1306-test.zip](#)

From:

<https://first.mexle.te.hs-heilbronn.de/> - **MEXLE Wiki**

Permanent link:

<https://first.mexle.te.hs-heilbronn.de/microcontrollertechnik/ssd1306-ansteuerung?rev=1761814691>

Last update: **2025/10/30 09:58**

